

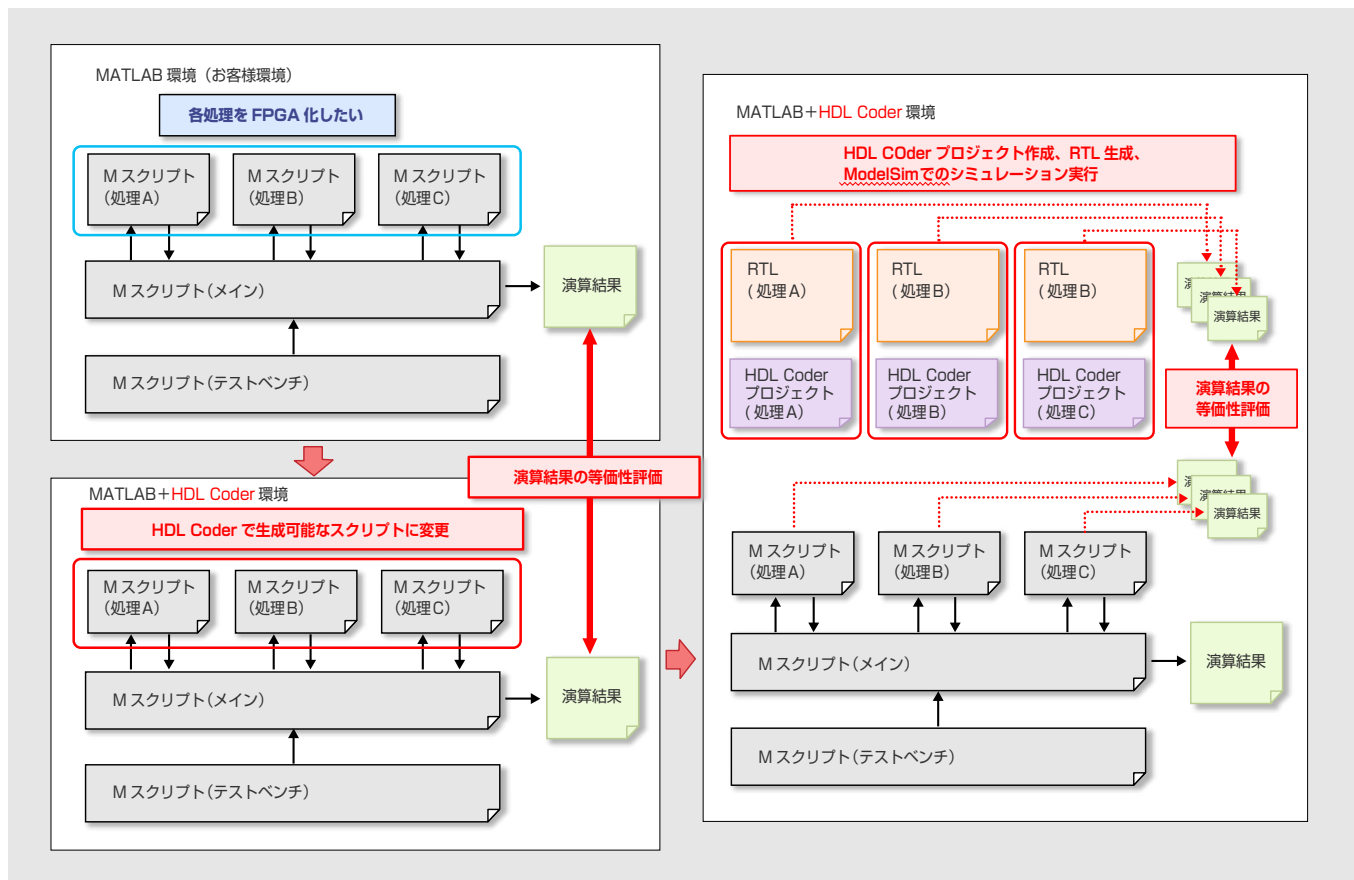
モデル実装

モデリング + コード生成

画像処理 + FPGA

FPGA-MBD ① ～M スクリプト～

MATLAB M スクリプトと作成されたアルゴリズムを HDL Coder を用いて FPGA 用 RTL を自動生成する環境を構築。アルゴリズム開発に注力出来る環境を実現。



特徴

■ M スクリプトでの開発に注力できる環境を実現

- ▶ M スクリプトはそのまま実行可能な為、机上シミュレーションも可能 (モデルベース開発)
- ▶ 自動コード生成のため人によるコーディングミスが 0
- ▶ M スクリプトの実行結果と生成したRTLを ModelSim上でシミュレーションした結果の等価性評価可能

開発内容

■ お客様の M スクリプトを HDL Coder 対応環境へ変換

- ▶ お客様作成のMスクリプトで作成された画像処理アルゴリズムをRTL化
- ▶ RTL化はHDL Coder を用いて作成
- ▶ HDL Coderでコード生成出来るようにMスクリプトをカスタマイズ